

СЪДЪРЖАНИЕ

Предговор	7
Глава 1. Особености на цифровите интегрални схеми	9
1.1. Увод в интегралните схеми	9
1.2. Цифрови интегрални схеми	15
1.3. Биполярни ЦИС	23
1.4. CMOS ЦИС	28
1.5. Задачи	35
Глава 2. Комбинационни логически схеми	37
2.1. Булева алгебра	37
2.2. Логически елементи	40
2.3. Комбинационни логически схеми	55
2.4. Интегрални КЛС	63
2.5. Индикация на данните	71
2.6. Задачи	83
Глава 3. Схеми с тригери	85
3.1. Основни сведения за тригерите	85
3.2. Видове тригери	89
3.3. Регистри	99
3.4. Интегрални схеми на регистри	103
3.5. Броячи	107
3.6. Интегрални схеми на броячи	117
3.7. Задачи	119
Глава 4. Предаватели и приемници за линии	123
4.1. Видове линии	123
4.2. Предаватели за линии	127
4.3. Приемници за линии	131
4.4. Приемопредаватели за линии	133
4.5. Задачи	138
Глава 5. Генератори на импулси	139
5.1. Особености и специфични параметри	139
5.2. Чакащи мултивибратори	142
5.3. RC генератори на импулси	149
5.4. Кварцови генератори	154
5.5. Генератори управлявани с напрежение	156
5.6. Таймери	157
5.7. Задачи	159

Глава 6. Памети	161
6.1. Основни понятия	161
6.2. Постоянни памети	163
6.3. Оперативни памети	169
6.4. Разширяване на паметта	174
6.5. Задачи	178

Отговори на задачите	181
----------------------------	-----